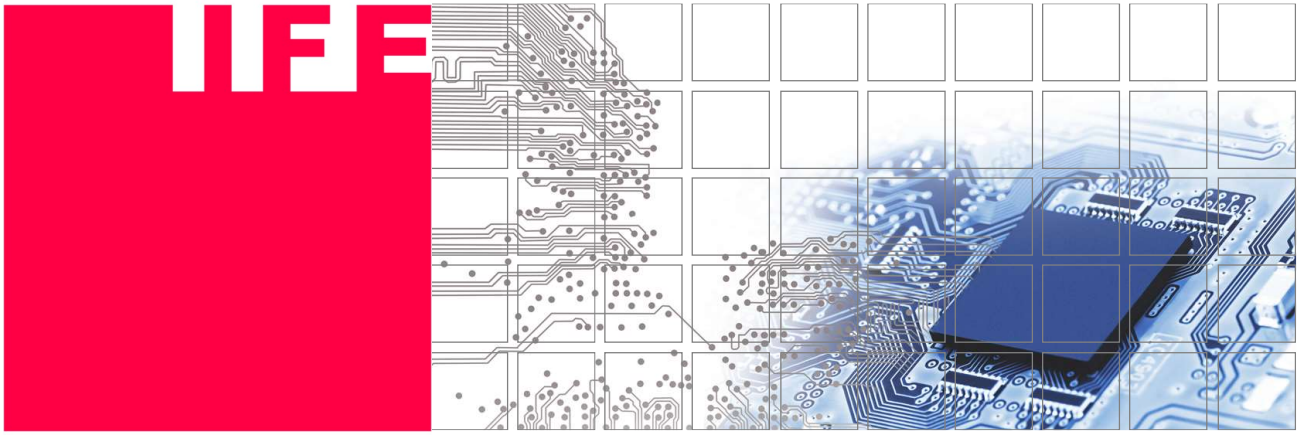
TU Graz

Institut für Elektronik



© Raimundas - Fotolia.com

EMV 22 FACHTAGUNG

19. EMV-Fachtagung 2022

20. – 22. September 2022

Tagungsprogramm

IEEE Austria Section · OVE · SEIBERSDORF LABORATORIES · ife

19. EMV-FACHTAGUNG 2022

Die EMV-Fachtagung hat sich zu einem jährlichen Fixpunkt für den Erfahrungs- und Gedankenaustausch innerhalb der EMV-Community entwickelt und dient der Vermittlung von praxisrelevanten EMV-Kenntnissen und der Information über Innovationen und Neuerungen innerhalb der Branche.

Das wichtigste EMV-Event Österreichs findet im Herbst 2022 zum 19. Mal statt. Die Veranstaltung dauert 3 Tage und wird neben Fachvorträgen auch einen Ausstellungsbereich für Unternehmen der EMV-Branche umfassen.

Veranstaltungsort und Termin

Technische Universität Graz, Inffeldgasse 25D, 8010 Graz
Tagung: Inffeldgasse 25D, Hörsaal i7
Ausstellerbereich: Foyer Inffeldgasse 25D, EG und 1.OG
Abendveranstaltung: Mensa Inffeldgasse

Dienstag, 20.09.2022	Grundlagentraining (ohne Ausstellung)	13:00 – 17:15 Uhr
Mittwoch, 21.09.2022	Tagung	09:00 – 16:00 Uhr
Mittwoch, 21.09.2022	Abendveranstaltung	18:30 – open end
Donnerstag, 22.09.2022	Tagung	09:30 – 17:00 Uhr

Veranstalter

Institut für Elektronik der TU Graz als verantwortlicher Organisator gemeinsam mit der OVE-Akademie,
dem Austria Chapter der IEEE EMC Society und Seibersdorf Labor GmbH.

Tagungsgebühren

Teilnahme an der Fachtagung inkl. Unterlagen, Fachtagungstasche, Mittagessen, Kaffeepausen, Getränke und Teilnahme an der Abendveranstaltung am 21.09.2022.

	Reguläre Preise **Anmeldung ab 16.08.2022**
Nicht Mitglieder	400,- EUR
OVE/IEEE Mitglieder	350,- EUR
IEEE EMC Chapter Mitglieder oder Studenten	130,- EUR
Grundlagentraining	200,- EUR
Grundlagentraining Studentenermäßigung	100,- EUR

PROGRAMM 20.09.2022
EMV-GRUNDLAGENTRAINING

13:00 – 13:15	BEGRÜSSUNG, SEMINARABLAUF, VORSTELLUNGSRUNDE	
13:15– 14:15	*Einführung in die EMV-Geräteprüfung: EMV vs. Störbeeinflussung, Vorschriften, Normen & Messverfahren* Kurt *LAMEDSCHWANDNER*, Seibersdorf Labor GmbH	SEIBERSDORF LABORATORIES
14:15 – 14:30	BEANTWORTUNG FRAGEN	
14:30 – 15:30	*Einführung in das EMV-gerechte IC-Design mit Bezug zum PCB: IC-Aufbau, Modelle & Simulationen, Messmethoden* Timm OSTERMANN, JKU Linz	JKU IIC INSTITUTE FOR INTEGRATED CIRCUITS
15:30 – 15:45	BEANTWORTUNG FRAGEN	
15:45 – 16:00	PAUSE	
16:00 – 17:00	*Einführung in das EMV-gerechte PCB- und Gerätedesign: Emissions- & Störfestigkeitsprobleme verstehen und beseitigen* Bernd DEUTSCHMANN, Gunter WINKLER, TU Graz	TU Graz
17:00 – 17:15	BEANTWORTUNG FRAGEN	
17:15	VERABSCHIEDUNG	

PROGRAMM 21.09.2022
EMV FACHTAGUNG

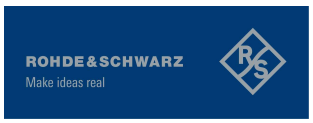
09:00 – 09:30	ERÖFFNUNG BEGRÜSSUNG	
09:30 – 10:00	*The Benefits of a Novel Wideband EMI Receiver Concept* Mathias KELLER, Rohde & Schwarz	
10:00 – 10:30	*EV Ladestationen: Herausforderungen bei der Prüfung mit Stoßspannungen auf DC Leitungen* Adnan MOOSABHOY, EMC PARTNER AG	
10:30 – 11:00	*Messung der magnetischen Feldstärke an Bahnfahrzeugen - das ist doch ein alter Hut – oder?* Hans PREINEDER, Stefan CECIL, Seibersdorf Labor GmbH	
11:00 – 12:00	KAFFEEPAUSE, AUSSTELLUNG	
12:00– 12:30	*Reduction of conducted emission through optimum placement and selection of decoupling capacitors* Bernd DEUTSCHMANN, Gunter WINKLER, TU Graz	
12:30 – 13:00	*ISO 21498 (LV123) Hochvolt-Ripple-Test* Manfred WALLNER, universal elektronik import gmbh	
13:00 – 14:00	MITTAGSPAUSE	
14:00 – 15:00	POSTERSESSION, KAFFEEPAUSE, AUSSTELLUNG	
15:00 – 15:30	*New Automated Workflow and 3D PEEC-based Approach to EM/EMC Simulation of Large Scale Complex PCB Modules* Alexander DEMUROV, EMCoS	
15:30 – 16:00	*Entwicklungsbegleitendes Verfahren zur Messung und Analyse von EMV relevanten zeitlich korrelierten Störgrößen in HV-Systemen* Peter OLBRICH, Bastian ARNDT, AVL Software and Functions GmbH	
18:30	**Get Together Open End, MENSAGEBÄUDE**	

PROGRAMM 22.09.2022
EMV FACHTAGUNG

09:30 – 10:00	*Wirkungsweise von Kabelferriten als Filterbauteile* Steffen SCHULZE, Würth Elektronik eiSos GmbH	
10:00 – 10:30	*SPICE Models for Chokes* Herbert BLUM, Schurter AG	
10:30 – 11:30	KAFFEEPAUSE, AUSSTELLUNG	
11:30 – 12:00	*Aufbau eines Simulationsmodells für leitungsgeführte Störungen am Beispiel eines GaN-Wandlers* Jan HANSEN, TU Graz, Herbert HACKL, Christian RIENER Silicon Austria Labs	
12:00 – 12:30	*Numerische Analyse des Messaufbaus für gestrahlte Emissionsmessung von KFZ-Komponenten nach CISPR 25* Andrea HOFER, Stefan CECIL, Seibersdorf Labor GmbH	
12:30 – 13:30	*MITTAGSPAUSE*	
13:30 – 14:00	*USB link analysis with respect to ESD induced Damage and Soft failure* Lucas SPECKBACHER, TU Graz, TU München	
14:00 – 14:30	*RF Radiated Immunity Testing Faster – Introduction to the Multitone Method* Karoly KIRALY, Amplifier Research	
14:30 – 15:30	KAFFEEPAUSE, AUSSTELLUNG	
15:30 – 16:00	*IBIS Modellierung - aktueller Status, Erstellung von Spice Netzlisten aus IBIS Dateien* Timm OSTERMANN, JKU Universität Linz	
16:00 – 16:30	*Eigenbau im EMV-Labor: Eine gute Idee?* Johann WILHELM, wilhelm consulting Dipl.-Ing. Johann Wilhelm	
16:30 – 17:00	Best Poster Award	
17:00	**Ende, Ausklang**	

SPONSOREN

AUSSTELLER



ANREISE

Mit dem Auto:

Wir können Ihnen leider keine Parkmöglichkeit am Campus anbieten.

Bitte beachten Sie, dass in Graz Parkgebühren anfallen. In der blauen Zone gilt eine max. Parkdauer von 3 Stunden und in der grünen Zone ist die Parkdauer unbegrenzt.

Informationen zur blauen und grünen Zone der Stadt Graz finden Sie hier: https://www.graz.at/cms/ziel/1356712/DE/

Mit dem Flugzeug:

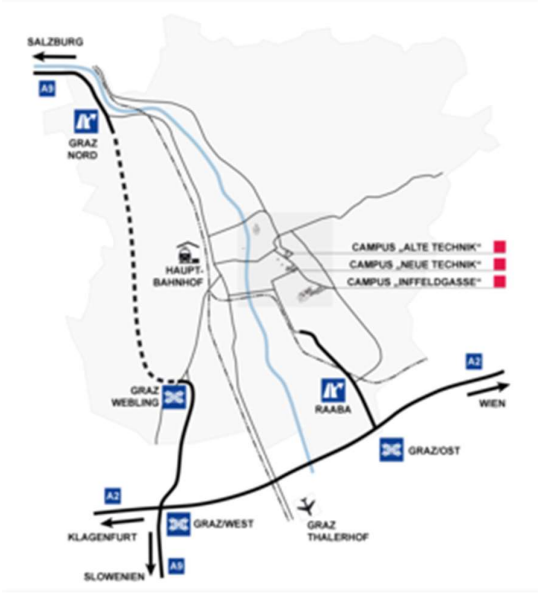
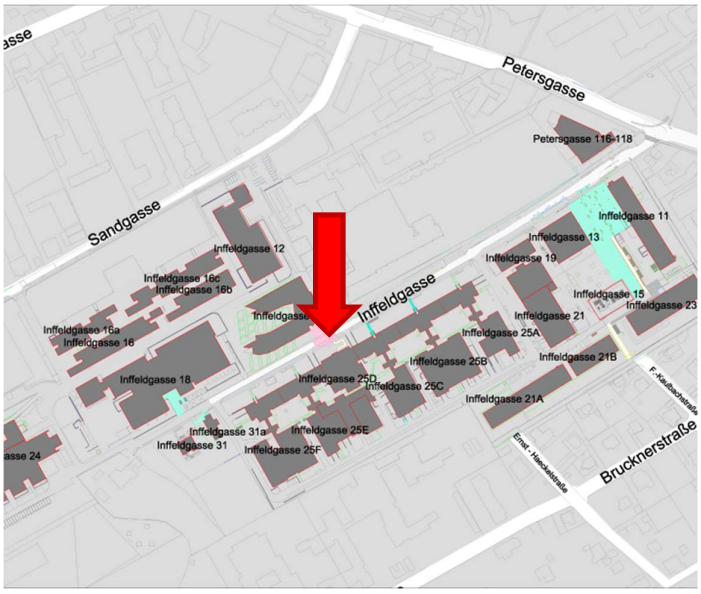
Mit dem Taxi dauert die Anreise vom Flughafen Graz zur Inffeldgasse 25D etwa 20 Minuten.

Mit öffentlichen Verkehrsmitteln:

Von Graz-Hauptbahnhof:

Nehmen Sie die Straßenbahn Linie 6 in Richtung St. Peter.

Fahren Sie bis zur Haltestelle „Schulzentrum St.Peter“.

Gehen Sie die Inffeldgasse entlang.

Sie finden auf der linken Seite die Inffeldgasse 25D.